

**Datos personales**

Nombre y apellidos:	Carlos Diego Moreno Moreno		
Categoría Profesional:	Profesor Contratado Doctor		
Departamento:	Arquitectura de Computadores, Electrónica y T.E.		
Área de Conocimiento:	Arquitectura y Tecnología de Computadores		
Teléfono:	957 218 376	Correo electrónico:	el1momoc@uco.es
Página web personal:	http://www.uco.es/dptos/aceyte/arquitectura/profesores/el1momoc	ID Orcid:	http://orcid.org/0000-0002-3365-4698

Actividad docente

Asignaturas impartidas (nombre de la asignatura y titulación):	
<ul style="list-style-type: none"> • Fundamentos y Estructura de Computadores. 1º de Grado en Informática. • Sistemas Empotrados. 3º de Grado en Informática. • Sistemas Digitales. 4º de Graduado en Ingeniería Eléctrica. • Electrónica Digital. 3º de Graduado en Ingeniería Electrónica. 	
Otros méritos docentes (evaluación de la docencia, participación en proyectos de innovación docente, edición de material docente, etc.). Máx. 5 ítems	
1	Evaluación de la actividad docente del profesorado (Programa Docencia de la Universidad de Córdoba). Calificación obtenida: 85'11 puntos sobre 100 puntos. Cursos académicos evaluados: 2009/2010 a 2013/2014.
2	Capítulo de libro. Título del libro: <i>Implantación experimental del sistema ECTS en primer curso de la titulación ingeniero técnico en informática de sistemas</i> . Nombre del capítulo: <i>Sistemas Digitales</i> . Año: 2003. ISBN: 84-932326-3-7. Editorial: Escuela Politécnica Superior, Comisionado para la gestión de calidad y programas de innovación, Universidad de Córdoba.
3	Proyecto de innovación docente: <i>Herramienta e-learning para proyectos de ingeniería</i> . Proyectos de innovación educativa y de mejora de la calidad docente de la Universidad de Córdoba. Nº 125082. 01/10/2012–30/09/2013.
4	Proyecto de innovación docente: <i>Construcción de una tarjeta de sonido como metodología de aprendizaje basada en competencias</i> . Proyectos de innovación educativa y de mejora de la calidad docente de la Universidad de Córdoba. Nº 106027. 01/10/2010–30/09/2011.
5	Proyecto de innovación docente: <i>Herramientas informáticas de apoyo a la docencia e investigación para la convergencia europea. Nuevas metodologías y estrategias didácticas para la formación del profesorado en el espacio común europeo</i> . Entidad financiadora: Unidad para la calidad de las Universidades Andaluzas (UCUA). Proyecto Andaluz de Formación del Profesorado Universitario, convocatoria 2004/2005.

Actividad investigadora (publicaciones indexadas, ponencias en congresos, participación en proyectos de investigación, transferencia, etc.). Máx. 5 ítems



1	Article: <i>Streetlight Control System Based on Wireless Communication over DALI Protocol</i> . Journal: Sensors (Basel) 2016, 16(5), 597. Switzerland. Q1. April 2016. 5-year Impact Factor: 2.437. URL: http://www.mdpi.com/1424-8220/16/5/597 . ISSN: 1424-8220. D.O.I.: 10.3390/s16050597
2	Book chapter: <i>Convolution Computation in FPGA Based on Carry-Save Adders and Circular Buffers</i> . Lecture Notes of the Institute for Computer Sciences, Social, Informatics and Telecommunications Engineering. Vol. 82, Chapter 20. Springer Verlag Berlin Heidelberg. Germany 2012. ISSN. 1867-8211. ISBN. 978-3-642-32303-4.2012. URL: http://link.springer.com/chapter/10.1007%2F978-3-642-32304-1_20 . D.O.I.: http://dx.doi.org/10.1007/978-3-642-32304-1_20
3	Conference Paper: <i>Efficient mapping on FPGA of convolution computation based on combined CSA-CPA accumulator</i> . 16th IEEE International Conference on Electronics Circuits and Systems (ICECS 2009). Tunisia Hamamet. December 2009. D.O.I: http://dx.doi.org/10.1109/ICECS.2009.5410903 . ISBN: 978-1-4244-5091-6. URL: http://ieeexplore.ieee.org/stamp/stamp.jsp?arnumber=5410903
4	Conference Paper: <i>UCORE: Reconfigurable Platform for Educational Purposes</i> . International conference on reconfigurable computing and FPGAS. ReConfig 2010. IEEE Computer Society. Cancún (México). December 2010. D.O.I.: http://dx.doi.org/10.1109/ReConFig.2010.60 . URL: http://ieeexplore.ieee.org/xpls/abs_all.jsp?arnumber=5695290
5	Conference Paper: <i>Using soft processors for component design in SOC: a case-study of timers</i> . International Symposium on System-On-Chip Soc 2008.Tampere, Finlandia. IEEE Circuits and Systems Society y Tampere University of Technology. November 2008. IEEE Circuits and Systems Society y Tampere University of Technology. ISSN. 21641676. ISBN: 978-1-4244-2541-9. D.O.I.: http://dx.doi.org/10.1109/ISSOC.2008.4694873 . URL: http://ieeexplore.ieee.org/xpls/abs_all.jsp?arnumber=4694873&tag=1
6	Proyecto de investigación: <i>Sistema Cognitivo para Robots Móviles en Entornos Dinámicos Mediante Percepción Multimodal (ROMOCOG)</i> . Entidad financiadora: PROYECTOS DE EXCELENCIA, JUNTA DE ANDALUCÍA. Consejería de Economía, Innovación y Ciencia. Secretaría General de Universidades, Investigación y Tecnología. Referencia: P10-TEP-6412. 15/3/2011 – 15/3/2015. Importe total concedido del proyecto: 129.250 €.
7	Proyecto de investigación: <i>Sistema Automático de Adquisición de Habilidades Cognitivas en Entornos Dinámicos Mediante Percepción Multimedial</i> . PROYECTOS DE EXCELENCIA, JUNTA DE ANDALUCÍA. Consejería de Economía, Innovación y Ciencia. Secretaría General de Universidades. Referencia: P09-TEP-4479. 3/3/2011 – 3/3/2014. Importe total concedido del proyecto: 46.000 €.
8	Proyecto de investigación: <i>Integración de Tecnologías para Telegestión de los Sistemas de Iluminación Pública (IT2SIP)</i> . Agencia de Obra Pública de la Junta de Andalucía (AOPJA). Contratos de servicios de proyectos de I+D+I relativos al ámbito competencial de la Consejería de Fomento de la Junta de Andalucía. 2011-2013. Nº de expediente Junta de Andalucía: G-GI3002/IDIF. 1/10/2013 – 30/6/2015. Importe total concedido del proyecto: 373.107,63 €.